

PAT-NO:

DOCUMENT-IDENTIFIER:

JP 56133834 A

TITLE:

MANUFACTURE OF SEMICONDUCTOR DEVICE

PUBN-DATE:

October 20, 1981

INVENTOR-INFORMATION:

NAME

KAWAKATSU, AKIRA

ASSIGNEE-INFORMATION:

NAME

OKI ELECTRIC IND CO LTD

COUNTRY N/A

APPL-NO:

JP55036294

APPL-DATE:

March 24, 1980

INT-CL (IPC): H01L021/306

US-CL-CURRENT: 257/E21.251, 438/16 , 438/FOR.101

ABSTRACT:

PURPOSE: To detect the etching status of an insulating film by using etchants soaked with the insulating film and resist film but will not be soaked with a semiconductor substrate wherein the soaked status of the etchants is visually observed.

CONSTITUTION: A photoresist 3 is provided on a semiconductor substrate 1 having an insulating film 2 for patterning to consist the photoresist 3 as a mask. And in etching the insulating film 2 by etchants (an aqueous solution of hydrofluoric acid group) soaked with the insulating film 2 and resist film 3 but will not be soaked with the <u>semiconductor</u> substrate 1, etching status (When the etching has been completed, the etchants will not exist at an opening 6) is detected by visually observing the leakage status of the etchants 4 after pulling the substrate 1 out of the etchants. In this way, the completion of etching can visually by confirmed. Therefore, an etching process will be simplified.

COPYRIGHT: (C)1981, JPO&Japio

(19 日本国特許庁 (JP)

①特許出願公開

⑩公開特許公報 (A)

昭56-133834

⑤Int. Cl.³H 01 L 21/306

識別記号

庁内整理番号 7131-5F 砂公開 昭和56年(1981)10月20日

発明の数 1 審査請求 未請求

(全 4 頁)

分半導体装置の製造方法

创特

頭 昭55-36294

22出

図55(1980)3月24日

@発明者 川勝章

東京都港区虎ノ門1丁目7番12

号沖電気工業株式会社内

⑪出 願 人 沖電気工業株式会社

東京都港区虎ノ門1丁目7番12

号

個代 理 人 弁理士 菊池弘

明細

i. 発明の名称

半導体装置の製造方法

2. 特許請求の範囲

(2) 前記絶録膜がシリコン酸化膜でありかつ前記 エッチング液が弗酸系水溶液であることを特徴と する特許請求の範囲第1項記載の半導体装置の製 造方法。

3. 発明の詳細な説明

との発明は、エッチングの終了時点を内限で判 定できるようにした半導体装置の製造方法に関する。

半導体装置は周知のように、半導体差板に選択 的に不納物を導入する工程の反復によつて製造す るが、その際に、半導体差板の表面の絶骸膜を選 択的に除去する工程(以下、エッチングと称する) が不可欠である。

以下、シリコン半導体装置におけるシリコン酸化膜の弗酸系水溶液を用いたエッチング工程を例にとつて、従来の半導体装置の製造方法について 戦明する。

酸化膜をなびレジストはエッチング液に濡れ、 一方、シリコン半導体基板はエッチング液に濡れ あるいはその他の形状にしてもよい。

以上説明したように、上述の第1の実施例では、エッチングの終了する時点では、エッチング液排斥領域6が内限で容易に観察できるため、エッチング活動などの従来の方法の欠除を回避することが可能となり、さらに、 顕 敬 鏡 検査も全く 行わないか、 あるいは確認のための作業が短時間で済ませると云う利点がある。

また、開口帯 5 の幅は数ミクロンないし数 1 0 ミクロンで十分であるので、半導体装置チップの 周辺に一般に存在する空隙部分に第 2 図に示すよ りに開口番 5 を設ければ、半導体装置チップ面積 を増大することなく達成できる、さらに、この領域を用いて、導入した不純物の拡散架さなどを測定できると云り利点もある。

なお、上記の実施例では、エッチング液 4 化対して、エッチングする第1の膜が濡れ、エッチングする第1の膜が濡れない場合について述べたが、第2の膜が濡れても、その下に存在する膜(あるいは半導体基板)の少なくとも一

い 絶縁膜のエッチング液に半導体基板を浸漬させてエッチング液より半導体基板を取り出して絶縁膜のエッチング状態を目視監察するようにしたので、エッチング工程に非常に広範囲な利用分野があり、エッチング工程の簡便化、エッチング時間の短縮化、歩留りの向上を期することができる。

4. 図面の簡単な説明

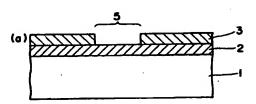
第1図(a) ないし第1図(c) はこの発明の半導体装置の製造方法の一実施例を説明するための工程説明図、第2図はこの発明の半導体装置の製造方法の一実施例により製造された半導体基板の平面図、第3図は第2図の半導体基板を実現するための半導体チでである。第4図はこの発明の半導体装置の設造方法の第2の実施例により得られた半導体装置の部分断面図である。

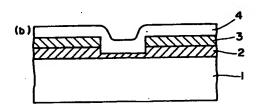
1 … 半導体基板、 2 … 絶報膜、 3 … レジスト膜、 4 … エッチング液、 5 … 開口溝、 6 … エッチング 液排斥領域、 7 … 第 1 層配線金属、 8 … 中間絶線、 9 … 半導体装置チップ、 1 0 … 半導体基板に接す る領域。 つが濡れなければ、との発明の製造方法を使用するととができる。

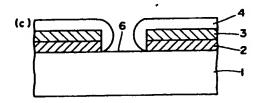
第4図はこの発明の半導体装置の製造方法の第2の実施例により製造された半導体装置の部分的 断面図である。この第4図において、1はシリコンの半導体基板、2はシリコン酸化膜による絶縁 膜、7は第1層配線金属、8は中間絶録膜である。中間絶縁膜8はいわゆるスルーホールエッチング を行り場合には、絶縁膜2 および第1層配線金属 7を予め除去した後に中間絶縁膜8が半導体基板 1に接する領域10に第1図(a)に示すよりな開口 滞を設ければ、第1の実施例と全く同様に、エッテングの終了時のエッチング状態を検出すること ができる。

以上のように、との発明の半導体装置の製造方法によれば、半導体基板の表面に絶縁膜を介して形成されたレジスト膜を選択的に除去して半導体基板の両端部間に延在する複数の閉口溝を形成し、この閉口溝内の絶縁膜を除去するために絶縁膜とレジスト膜には濡れるが、半導体基板には濡れな

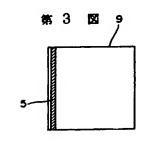
第 1 図

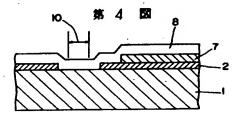






* 2 🗵





7. 補正の内容

- 明細書2頁16行⇒よび17行「酸性」を 「耐酸性」と訂正する。
- 2) 同3頁2行「酸化族」を「酸化族厚」と訂正する。
- 3) 同4頁2行「延存」を「延在」と訂正する。
- 4) 同8頁8行「中間絶線膜8は」を「中間絶線 膜8の」と訂正する。

手 続 補 正 書

昭和55年7月16日

特許庁長官 川 原 飽 雄 殿

- 1. 事件の表示
 - 昭和 8 5 年 特 時 顧第 3 6 2 9 4
- 2. 発男の名称

半導体装置の製造方法

- 3. 補正をする者 事件との関係 特 許 出願人 (029) 神電気工業株式会社
- 4.代理人

〒105 東京都港区虎ノ門一丁目2番20号 第18番 中 中理士 菊 池 3パロ・ゴロ コード第6568号 電話 591 — 3065・501 — 2433

- 5. 補正命令の日付 昭和 年 月 日(自発的)
- 6 補正の対象

明編書の発明の詳細な説明の概

7. 補正の内容

別紙の通り

